(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平4-240721

(43)公開日 平成4年(1992)8月28日

(51) Int.Cl. ⁹		識別記号	庁内整理番号	FI	技術表示箇所
HOIL	21/285	Z	7738-4M		
C 2 3 C	16/54		7325-4K		
HOIL	21/205		7739 -4M		
	21/302	P	7353 -4M		

		審査請求 未請求 請求項の数1(全 5 頁)
(21)出願番号	特願平3-7344	(71)出額人 000002185
(22)出顧日	平成3年(1991)1月25日	ソニー株式会社 東京都品川区北品川 6 丁目 7 番35号
		(72)発明者 佐藤 淳一 東京都品川区北品川6丁目7番35号 ソニ
		一块式会社内
		(74)代理人 弁理士 志賀 富士弥 (外1名)

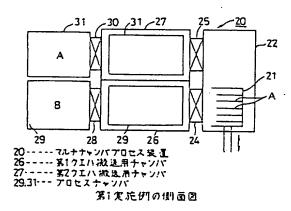
(54) 【発明の名称】 マルチチャンパプロセス装置

(57)【要約】

(修正有)

(目的) マルチチャンパプロセス装置の設置占有面積を抑制し、各ウエハ微送要チャンパへ接続されるプロセスチャンパ数を増加する。

【構成】 マルチチャンパプロセス装置20は、ウエハ Aを複数収納したウエハカセット21を昇降可能にした ウエハロード室22と、ウエハロード室22の下部と上 部で夫々ゲートバルブ24、25を介して接続される第1ウエハ歳送用チャンパ26と第2ウエハ搬送用チャンパ27と、第1ウエハ搬送用チャンパ26の周側面(3側面)に夫々ゲートパルブ28を介して接続される3つのプロセスチャンパ29~29と、第2ウエハ搬送用チャンパ27の周側面(3側面)に夫々ゲートパルブ30を介して接続される3つのプロセスチャンパ31~31とから大略構成されている。



--99--

1

(特許請求の範囲)

(請求項1) ウエハを枚菜処理するプロセスチャンパがゲートパルプを介して接続されたウエハ搬送用チャンパを複数備え、前記ウエハ搬送用チャンパとプロセスチャンパとの間でウエハを搬入、搬出する搬送千段を備えて成るマルチチャンパプロセス装置において、前記ウエハ搬送用チャンパを上下方向に重ね合わせることを特徴とするマルチチャンパプロセス装置。

(発明の詳細な説明)

(0001]

(産業上の利用分野) 本発明は、半導体装置の製造工程で用いられるマルチチャンパプロセス装置に関する。
(0002)

【従来の技術】近年、I Cパターンの微細化に伴い、プロセスの高精度化、複雑化、ウエハの大口径化など多様性が求められている。このような背景において、複合プロセスの増加や、枚葉式化に伴うスループットの向上の関点からマルチチャンパプロセス装置が注目を集めている。

【0003】 従来、この種のマルチチャンパプロセス接 20 置としては、図7に示すように、ウエハ搬送用チャンパ (トランスファーチャンパ) 1と、ウエハ搬送用チャンパ1に夫々ゲートパルブ2を介して接続された複数のプロセスチャンパ3~3と、ウエハ搬送用チャンパ1にゲートパルブ4,4を介して接続されたウエハロード室5,5とから大路構成されたものが知られている。

【0004】なお、上記ウエハ搬送用チャンバ1には、 ウエハロード室5との中継位置にロードロック室(予備 排気室) 6 が画成されており、ウエハ搬送用チャンパ1 のプロセスチャンパ3側と、ロードロック室6には、夫 30 々ウエハ嵌送アーム7,8が備えられている。これらウ エハ搬送アーム7.8は、グランク機構等により仲縮自 在であり、且つ回転自在に制御され得るようになってい る。搬送アーム7は、処理目的に応じた各プロセスチャ ンパ3ヘウエハAを搬入、搬出し、ウエハ搬送アーム8 はウエハAをウエハロード室5のウエハカセット9に出 し入れを行なうと共に、ウエハ搬送アーム7へのウェハ Aの授受を行なうようになっている。なお、上記したプ ロセスチャンパ3は、夫々、その処理目的によってチャ ンパ内のペース圧力を異にしている。例えば、スパッタ 40 処理を行なうチャンパの場合は、ベース圧力が1017 o r r以下となっており、また、滅圧(L P) −C V D 処理を行なうチャンパの場合は、そのペース圧力が10 11 Torr程度である。また、ウエハ搬送用チャンパ1 のペース圧力は、例えば10"Torr程度に設定され ている。このように、ベース圧力を異にするプロセステ ャンパ3~3を1室のウエハ搬送用チャンパ1に並列に 接続したマルチチャンパプロセス装置においては、ウエ ハAを各プロセスチャンパ3に搬入、搬出する際にゲー

コンタミネーションや、残留水分の移動が起り、チャンパの雰囲気汚染、相互汚染や結構発生等が生ずる問題点があった。

【0005】そこで、ウエハ搬送用チャンパが1室のみ であるとウエハ搬送用チャンパ1とプロセスチャンパ3 間で圧力差によるクロスコンタミネーションが問題とな るため、図5に示す「1990年5月号NIKKE! MICRODEVICES第47頁」に記載されたマル チチャンバプロセス装置のように、真空度の異なるウエ 10 ハ搬送用チャンパ10,11を複数設けたものが開発さ れている。ウエハ搬送用チャンパ10には、ロードロッ ク室12A, 12B、ウエハ位置出しチャンパ13、R TP/エッチング/CVDチャンパ14等がゲートパル ブ(図示省略する)を介して接続されている。また、ウ エハ嵌送用チャンパ10には、プレクリーンチャンパ1 5と冷却チャンパ16を介してウエハ搬送用チャンパ1 1が接続され、このウエハ搬送用チャンパ11には、複 数のPVDチャンパ17が並列に接続されている。これ らのテャンパ内のペース圧力は、ロードロック室12 A, 12Bが10°Torr、ウエハ搬送用チャンパ1 0が10 [●] Torr、ウエハ位置出しチャンパ13が1 OfTorr、RTP/エッチング/CVDチャンパ1 4が10. Torr, プレクリーンチャンパ15及び冷 却テャンパ16が10!Torr、ウエハ搬送用チャン パ11が10°°Torr、PVDチャンパ17が10°° Torrに設定されている。このように、マルチチャン パプロセス装置においては、一般に、各チャンパのペー ス圧力が、 (プロセスチャンパ) く (ウエハ微送用チャ ンバ)く(ロードロック室)の順に大気圧に近くなるよ うに設定されている。なお、図6は、図5に示すマルチ チャンパプロセス装置を側面より見た、プロセスチャン パ以外のウエハ根送経路を示す説明図である。また、各 ウエハ搬送用チャンパ10,11間、及び各プロセスチ ャンパとウエハ搬送用チャンパとの間のウエハ搬送手段 としては、夫々のウエハ搬送チャンバ10,11内にウ エハ搬送アーム18が設けられている。

【0006】この他の従来技術としては、例えば特開昭61-55926号公報記載の技術が知られている。 【0007】

7 【発明が解決しようとする課題】しかしながら、上記した従来例(図5〜図6に示す)ようにウエハ搬送用チャンパの数が増加するに従い、装置全体の占有設置面積(フットブリント)が大きくなる問題点を有していた。(0008】また、上記従来例においては、複数のウエハ搬送用チャンパを直線上に並べて接続したものであるため、ウエハ搬送用チャンパの側周方向にプロセスチャンパを接続する面が少なくなるという問題点を有していた。

ハAを各プロセスチャンパ3に搬入、搬出する際にゲー 【0009】本発明は、このような従来の問題点に着目 トパルプ2を開閉することにより、チャンパ間のクロス *50* して創案されたものであって、複数のウェハ搬送用チャ

ことができる.

ンパを有するにも拘らずその占有設置面積を抑制し、且 つ接続できるプロセスチャンパの数を増加し得るマルチ チャンパプロセス装置を得んとするものである。

(00101

【課題を解決するための手段】そこで、本発明は、ウエ ハを枚葉処理するプロセスチャンパがゲートバルプを介 して接続されたウエハ搬送用チャンパを複数備え、前記 ウエハ級送用チャンパとプロセスチャンパとの間でウエ ハを搬入、搬出する搬送手段を備えて成るマルチチャン 上下方向に重ね合わせることを、その解決手段としてい

[0011]

【作用】上下方向に互いに重ね合わせたウエハ搬送用チ ャンパは、敷設面積の増加を抑制すると共に、各ウエハ 搬送用チャンパの四周に各種チャンパを接続することを 可能にする。

(0012)

【実施例】以下、本発明に係るマルチチャンパプロセス 装置の詳細を図面に示す実施例に基づいて説明する。

【0013】 (第1実施例) 図1及び図2は、本発明の 第1 実施例を示している。同図中、20 はマルチチャン パプロセス装置であって、ウエハAを複数収納したウエ ハカセット21を昇降可能にしたウエハロード室22 と、ウエハロード室22の下部と上部で夫々ゲートバル ブ24、25を介して接続される第1ウエハ激送用チャ ンパ26と第2ウエハ微送用チャンパ27と、第1ウエ ハ搬送用チャンパ26の周側面(3側面)に夫々ゲート バルブ28を介して接続される3つのプロセスチャンパ 29~29と、第2ウエハ搬送用チャンパ27の周側面 30 (3側面)に夫々ゲートバルブ30を介して接続される 3つのプロセスチャンパ31~31とから大略構成され ている。なお、第1及び第2ウエハ搬送用チャンパ2 6, 27内には、図示しないが、ウエハロード室22と 各プロセスチャンパ29~29、31~31間とのウエ ハAの搬送に供されるウエハ搬送アーム(ウエハ搬送手 段) が備えられている。

【0014】本実施例においては、図1に示すように、 第1ウエハ搬送用チャンパ26と第2ウエハ搬送用チャ る占有面積の増加を抑制することができる。

【0015】例えば、第1ウエハ微送用チャンパ26の ペース圧力を102Torr, プロセスチャンパ29を CVD用チャンパとし、そのペース圧力を101Tor r. 第2ウエハ搬送用チャンパ27のペース圧力を10 **Torr、プロセスチャンパ31をスパッタ用チャン パとし、そのペース圧力を10.3 Torrに設定すれ ば、以下に説明するような、窒化チタン(TiN)とブ ラケットタングステンの連続成膜のプロセスが可能とな

【0016】先ず、ウエハロード室22内のウエハカセ ット21を昇降手段にて上昇させ、次にゲートパルプ2 5を開放し第2ウエハ搬送用チャンパ27を介してウエ ハAをプロセスチャンパ31へ搬入する。このプロセス チャンパ31内でTiNのスパッタを行なった後、再度 第2ウエハ搬送用テャンパ27を介して、ウエハAをウ エハロード室22へ移送しウエハカセット21内に収納 する。次に、ウエハカセット21を昇降手段にて下降さ せ、ゲートバルブ24、第1ウエハ搬送用チャンパ26 パプロセス装置において、前記ウエハ搬送用チャンパを 10 を介してプロセスチャンパ29ヘウエハAを搬送してブ ランケットタングステンCVD処理を行う。このように してブランケットタングステンが成膜されたウエハA は、ウエハロード室22のウエハカセット21に搬送さ れる。このようなプロセスにおいては、プロセスチャン パ29、31と第1及び第2ウエハ搬送用チャンパ2 6.27との間のクロスコンタミネーションを防止する

> 【0017】 (第2実施例) 図3及び図4は、本発明の 第2実施例を示している。同図中32は、マルチチャン 20 パプロセス装置であって、ウエハカセット(図示省略) を収納するウエハロード室33と、このウエハロード室 33にゲートパルプ34を介して接続される第1ウエハ 搬送用チャンパ35と、この第1ウエハ搬送用チャンパ 35の周側面(3側面)に夫々ゲートパルプ36を介し て接続されるプロセスチャンパ37~37と、第1ウエ ハ搬送用チャンパ35の斜め上方に位置し第1ウエハ搬 送用チャンパ35の上面端部でゲートパルブ38を介し て重ね合わせて接続される第2ウエハ搬送用チャンパ3 9と、この第2ウエハ搬送用デャンパ39の周側面(3 側面)と夫々ゲートバルブ40を介して接続されるプロ セスチャンパ41~41とから大略構成されている。

【0018】なお、第1ウエハ搬送用チャンパ32内に は、ウエハロード室33よりゲートバルブ34を介して ウエハの搬出、搬入を行なう第1ウエハ搬送アーム(図 示省略) が備えられており、この第1ウエハ搬送アーム は、さらに、ウエハを各プロセスチャンパ37~37へ 搬人、搬出できると共に、第2ウエハ搬送用チャンパ3 9 ヘゲートパルプ38を介してウエハの搬入、搬出がで きるようになっている。このように、第1ウエハ搬送ア ンパ27とを上下に積み重ねたことにより、設置に要す 40 一ムは、第1ウエハ搬送用チャンパ35から第2ウエハ 搬送用チャンパ39へのウエハ搬送が可能となるように **昇降手段を備えている。また、第2ウエハ搬送用チャン** パ39内には、各プロセスチャンパ41~41へのウエ ハ搬送を行なう第2ウエハ搬送アーム (図示省略) が備 えられている。

> 【0019】本実施例においては、上記構成のように、 第1ウエハ搬送用チャンパ35の斜め上方(はす向い方 向)に第2ウエハ搬送用チャンパ39を配置したことに より、第1ウエハ敚送用チャンパ35の奥行方向(第2 50 ウエハ搬送用チャンパ39の下方) にプロセスチャンパ

5

3 7 を配設することが可能となり、プロセスチャンパの 数を増加できる。

【0020】以上、第1及び第2実施例について説明したが、これらに限らず、本発明は各種の設計変更が可能である。

(002!] 例えば、上記両実施例は、ウエハ搬送用チャンパの数が2つであったが、これより多数の場合にも、本発明が適用できることは含うまでもない。

【0022】また、上記第1実施例においては、第2ウエハ微送用チャンバ27の上面にプロセスチャンバを接 10 続していないが上面にプロセステャンパを接続してプロセスチャンパの数を増加しても勿論よい。

(0023) さらに、第2実施例においては、第2ウエハ搬送用チャンパ39の前側面にプロセスチャンパを接続してもよい。

(00241

(発明の効果) 以上の説明から明らかなように、本発明

に依れば、装置自在の設置占有面積の増加を抑制できる 効果がある。また、各ウエハ搬送用チャンパに付帯できるプロセスチャンパの数を増加することが可能となり、 スループットを向上する効果がある。

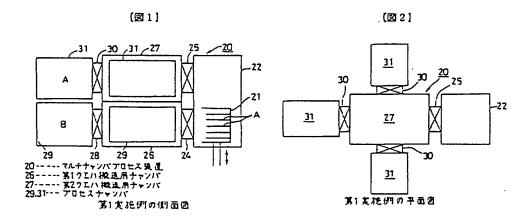
6

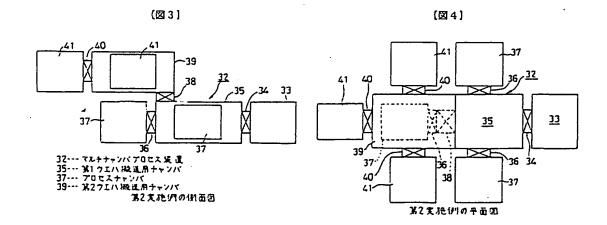
【図面の簡単な説明】

- 【図1】本発明の第1実施例の側面図。
- (図2) 同平面図。
- (図3) 本発明の第2実施例の側面図。
- 【図4】同平面図。
- 【図5】従来装置の平面説明図。
- 【図6】従来装置の側面説明図。
- 【図7】他の従来装置の断面図。

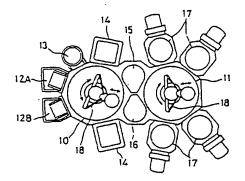
【符号の説明】

20…マルチチャンパプロセス装置、26…第1ウエハ 搬送用チャンパ、27…第2ウエハ搬送用チャンパ、2 9、31…プロセスチャンパ。



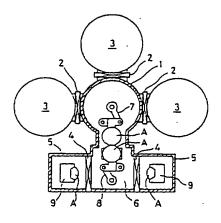






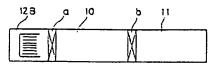
従来装置の予面説明園

[図7]



従来装置の 断面図

[図6]



従来装置の側面説明図

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 04240721 A

(43) Date of publication of application: 28.08.92

(51) Int. CI

H01L 21/285 C23C 16/54 H01L 21/205 H01L 21/302

(21) Application number: 03007344

(22) Date of filing: 25.01.91

(71) Applicant:

SONY CORP

(72) Inventor:

SATO JUNICHI

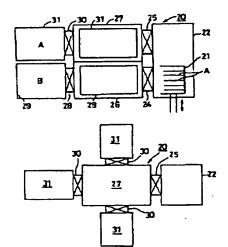
(54) MULTI CHAMBER PROCESS DEVICE

(57) Abstract:

PURPOSE: To suppress the occupying design area even the device is provided with a plurality of wafer carrying chambers and permit the device to increase the number of a connectable process chamber by overlapping the wafer carrying chambers in the vertical direction.

CONSTITUTION: A multi chamber process device 20 is provided with a plurality of wafer carrying chambers 26 and 27 connected with process chambers 29 and 31 which process a wafer A by piece through gate valves 28 and 30, and a carrying means which carries the wafer A between the wafer carrying chambers 26 and 27 and the process chambers 29 and 31. The wafer carrying chambers 26 and 27 are overlapped in the vertical direction. For example, at the bottom and top of a wafer load room 22 which allowed a wafer cassette 21 which stores a plurality of the wafers A to be lifted, the first wafer carrying chamber 26 and the second wafer carrying chamber 27 are connected through gate valves 24 and 25.

COPYRIGHT: (C)1992,JPO&Japio



발송번호: 9-5-1999-035992910

발송일자 : 1999.11.29

제출기일 : 2000.01.29

수신 : 서울시 강남구 역삼동 648-23(대흥빌딩7

층)

김연수 귀하

135-080

특허청 의견제출통지서

출원인

성명 고쿠사이 일렉트릭 콤파니 리미티드 (출원인코드:

519980591571)

주소 일본 도쿄 나카노쿠 히가시-나카노 3-14-20

대리인

성명 김연수 외 1명

주소 서울시 강남구 역상동 648-23(대흥빌딩7층)

출원번호

10-1997-0037270

발명의 명칭

기판처리장치

이 출원에 대한 심사결과 아래와 같은 거절이유가 있어서 특허법 제63조의 규정에 의하여 이를 통지하오니 의견이 있거나 보정이 필요할 경우에는 상기기일까지 의견서 또는 보정서를 제출하여 주시기 바랍니다.(상기기일에 대한 연장은 매회 1월,3회에 한하여 연장할 수 있으며, 별도의 기간연장승인 통지는 하지 않습니다)

[이 유]

이 출원은 특허청구범위의 기재가 아래1에 지적한 바와 같이 불비하여 특허법 제42조제5항의 규정에 의한 요건을 충족하지 못하므로 특허를 받을 수 없습니다. 이 출원의 특허청구범위 전항에 기재된 발명은 그 출원전에 이 발명이 속하는 기술분야에서 통상 의 지식을 가진 자가 아래2에 지적한 것에 의하여 용이하게 발명할 수 있는 것이므로 특허법 제29조 제2항의 규정에 의하여 특허를 받을 수 없습니다.

- 아래 -

 청구범위 제11, 13, 15, 17항은 복수 인용항을 복수로 재인용하고 있어 인용이 부적절합니다.
 본원발명은 모듈 챔버가 로더실에 연직 방향으로 부착된 멀티 챔버 장치를 그 특징으로 하나, 이는 일본특허공개공보 제04240721호에 기재된 로더실에 반송 챔버와 공정 챔버가 연직 방향으로 부 착된 멀티 챔버 장치로부터 용이하게 발명될 수 있습니다.

[첨 부]

첨부1 jp04240721

끝.

1999.11.29

특허청 심사4국

반도체1 심사담당관실 심사관 남승희

1999. 💷 3 (

San San San

(Translation)

Official Notice of Preliminary Rejection

Applicant(s) Name: KOKUSAI ELECTRIC CO., LTD.

Address: 14-20, 3-chome, Higashi-Nakano, Nakano-ku,

Tokyo 164, JAPAN

Attorney(s) Name : Yeon-Soo KIM

Address: 648-23, Yeoksam-dong, Kangnam-ku, Seoul

Application No.

: Korean Patent Application No. 10-1997-0037270

Title of Invention : SUBSTRATE PROCESSING APPARATUS

The Official Notice of the above-identified application is provided based on the reason(s) presented below under the prescription of Article 63 of the Korean Patent Law, which is(are) resulted from an examination of the present application. If you have any opinion on this matter, please submit an argument or an amendment on or before January 29 2000.

Reason(s)

Since the present application is not regarded as properly describing the claims as indicated below, the present application does not meet the requirements by the provisions of Article 42(5) of the Korean Patent Law, and thus cannot be patented.

The inventions described in all the claims of the present application are recognized as being inventions which could have been easily conceived from a description of the below cited reference by a person having ordinary skill in the relevant technical field prior to the filing of the present application. Thus, the present application cannot be patented under the provision of Article 29(2) of the Korean Patent Law.

Below

1. Claims 11, 13, 15, 17 are inadequate because them refer a plurality of claims including a claim(or claims) which refer(s) plural claims.

2. The present invention is characterized by a multi-chamber apparatus which a plurality of module chambers are vertically attached to a loader chamber, however, the subject matter is recognized as being an invention which could have been easily conceived from an apparatus which groups of a conveying chamber and a process chamber are vertically attached to a loader chamber described in the Patent Specification of Japanese Patent Publication No. 04240721.

Encl.: A copy of cited reference JP04240721

November 29, 1999

Korean Industrial Property Office The 4th Examination Devision First Semiconductor Department